

**GHZ power-transistor stage with switched by-pass facility - uses PIN diode changeover switches in links to two 4-port hybrid couplers**

Patent Assignee: SIEMENS AG (SIEI )

Inventor: WENDT P

Number of Countries: 003 Number of Patents: 001

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
EP 463231	A	19920102	EP 90123863	A	19901211	199202 B

Priority Applications (No Type Date): EP 90112380 A 19900628; EP 90123863 A 19901211

Cited Patents: FR 2284226; US 3789314

Patent Details:

Patent No	Kind	Lan Pg	Main IPC	Filing Notes
-----------	------	--------	----------	--------------

EP 463231	A
-----------	---

Designated States (Regional): DE FR IT

Abstract (Basic): EP 463231 A

An input pulse (1) is passed through a preamplifier (Ti), to a 3dB/90 degree hybrid coupler (H1), then via ports (H12,H13) to paralleled amplifiers (T2,T3) and via a second hybrid coupler (H2) to an output-port (5).

Two PIN-diode SPDT changeover switches (2,4) link the fourth hybrid coupler ports respectively into their terminating resistors (R1,R2). The switches may couple the output of the preamplifier, via the hybrid couplers directly to the output port (5). Voltage sources (U1,U2) are employed to clamp out the second stages via PIN diodes at their terminals.

ADVANTAGE - Improved pulse-form and wider range of input amplitude.

Dwg.1/1

Title Terms: GHZ; POWER; TRANSISTOR; STAGE; SWITCH; BY-PASS; FACILITY; PIN; DIODE; CHANGEOVER; SWITCH; LINK; TWO; PORT; HYBRID; COUPLE

Derwent Class: U22; U24

International Patent Class (Additional): H03F-003/72

File Segment: EPI

Manual Codes (EPI/S-X): U22-D01A1; U24-G01B5; U24-G02F1; U24-G03D5; U24-G04M

PAGE BLANK (USPTO)



**Europäisches Patentamt  
European Patent Office  
Office européen des brevets**

A standard linear barcode is positioned horizontally across the page, consisting of vertical black lines of varying widths on a white background.

⑪ Veröffentlichungsnummer: 0 463 231 A1

12) **EUROPÄISCHE PATENTANMELDUNG**

21 Anmeldenummer: 90123863.4

(51) Int. Cl.<sup>5</sup>: H03F 3/72, H03F 3/60

22 Anmeldetag: 11.12.90

③ Priorität: 28.06.90 EP 90112380

(43) Veröffentlichungstag der Anmeldung:  
02.01.92 Patentblatt 92/01

71 Anmelder: **SIEMENS AKTIENGESELLSCHAFT**  
**Wittelsbacherplatz 2**  
**W-8000 München 2(DE)**

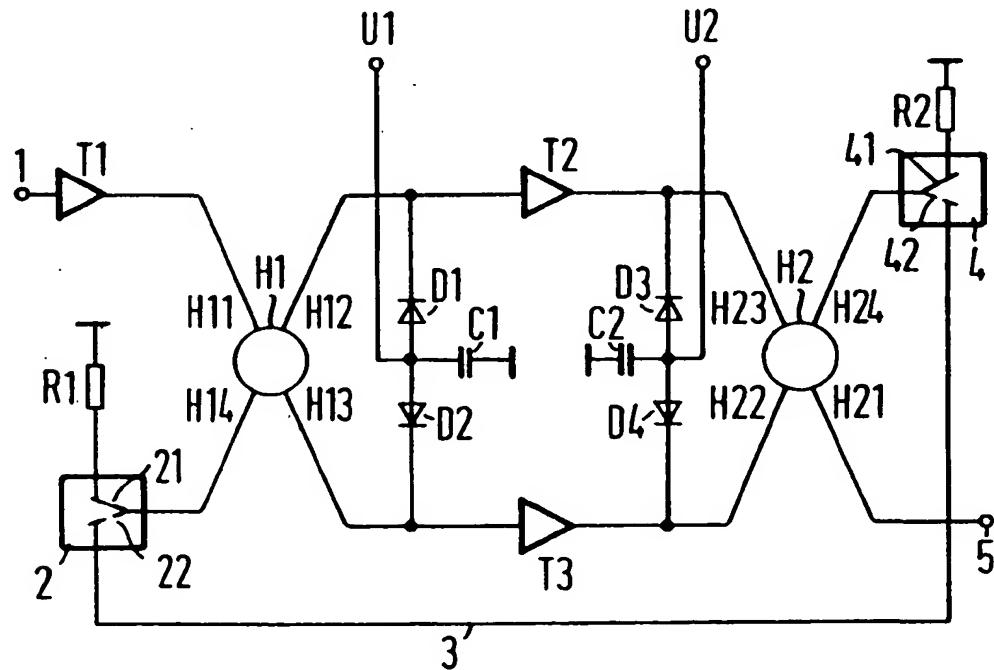
84 Benannte Vertragsstaaten:  
**DE FR IT**

72 Erfinder: Wendt, Peter, Dipl.-Ing.  
Oblatterwallstrasse 36c1  
W-8900 Augsburg(DE)

## 54 Pulsleistungsverstärker

57 Die Erfindung betrifft einen Pulsleistungsverstärker mit einer Treiberstufe (T1) und einer nachgeschalteten Koppelstufe (H1) zur Leistungsaufteilung auf zwei damit verbundene parallel geschaltete Endstufen sowie mit einer weiteren, die Ausgangssignale der Endstufen (T2, T3) zusammenführenden Koppelstufe (H2). Erfindungsgemäß weisen die beiden Koppelstufen (H1, H2) jeweils ein weiteres, entkoppeltes Tor (H14, H24) auf, die jeweils mit einem Umschalter (2, 4) verbunden sind.

Die weiteren Tore sind in einer ersten Schalterstellung der Umschalter mit Abschlußwiderständen (R1, R2) und in einer zweiten Schalterstellung über einen zusätzlichen Signalweg (3) miteinander verbunden und die Endstufen jeweils eingangs- und ausgangsseitig über Schaltelemente (D1,-D4) niederohmig abschließbar.



## EP 0 463 231 A1

Die Erfindung betrifft einen Pulisleistungsverstärker gemäß dem Oberbegriff des Patentanspruchs 1.

Ein solcher Pulisleistungsverstärker ist aus der Application Note AV-201 von MSC (Microwave Semiconductor Corp., Juni 1978) bekannt.

Bei Pulisleistungsverstärkern, die bis in den GHz-Bereich Pulsspitzenleistungen von 200 W und mehr erzeugen, werden Hochfrequenz-Leistungstransistoren für Pulsbetrieb verwendet. Die erzielbare Pulisleistung von Einzeltransistoren ist begrenzt und liegt abhängig vom Pulsformat in der Größenordnung von 100 W. Die Transistoren arbeiten dabei aus thermischen Gründen im nichtlinearen C-Betrieb und werden nur während der Tastung in den A- oder B-Betrieb gesteuert.

Höhere Ausgangsleistungen werden durch Parallelschaltungen mit mehreren Transistoren erreicht. Die Verstärkerschaltungen enthalten dabei Koppelstufen als Entkopplungselemente und um die zu verstärkenden bzw. verstärkten Signale aufzuteilen bzw. zusammenzufassen. Als Koppelstufen werden 3-dB-Leistungsteiler oder sogenannte 3-dB-Hybride verwendet. Solche "Hybrid Coupler" sind beispielsweise aus dem Katalog der Firma ANAREN bekannt. Haben die Ausgangssignale der Hybride eine relative Phase von  $\pm 90^\circ$  oder von  $0^\circ$  und  $180^\circ$  zueinander, so spricht man von einem  $90^\circ$ -Hybride oder einem  $180^\circ$ -Hybrid. 3-dB-Leistungsteiler sind sog. Dreitore oder Viertore, welche eine an einem Tor eingespeiste Leistung auf zwei weitere Tore symmetrisch aufteilen. Bei Viertor-Leistungsteilern ist stets ein Tor entkoppelt. (Integrierte Mikrowellenschaltungen, R.K. Hoffmann, Springer Verlag, Seiten 14, 15) Dieses Tor wird in den bekannten Verstärkerschaltungen mit einem Absorberwiderstand abgeschlossen.

Bei bestimmten Anwendungen der Pulisleistungsverstärker wird nicht nur eine feste hohe Ausgangsleistung gefordert, sondern im Hinblick auf geringe Entdeckbarkeit und unterschiedliche zu überbrückende Entfernung ist ein maximaler und ein minimaler Wert der abgegebenen Pulisleistung gefordert. Die abgegebene Pulisleistung kann hierbei sich um 10 bis 30 dB unterscheiden.

Es ist denkbar, die vom Pulisleistungsverstärker abgegebene Ausgangsleistung zu reduzieren, in dem die Ansteuerleistung eines der beiden parallelgeschalteten Endstufentransistoren mittels eines Umschalters abgeschaltet wird. Als Umschalter kann hierbei ein sogenannter SPDT-Schalter (siehe Application of PIN Diodes, Application Note 922 von Hewlett Packard) verwendet werden. Die Schalterverluste müssen dabei durch eine erhöhte Treiberleistung ausgeglichen werden. Bei reduzierter Ausgangsleistung arbeitet der eingeschaltete Endstufentransistor weiterhin bei voller Verstärkung und Leistung, was sich ungünstig auf den Wirkungsgrad und die Zuverlässigkeit der Gesamtschaltung auswirkt.

Der Erfindung liegt die Aufgabe zugrunde, einen Pulisleistungsverstärker anzugeben, der auf stark unterschiedliche Ausgangsleistungsstufen einstellbar ist.

Diese Aufgabe wird erfindungsgemäß durch die im Patentanspruch angegebenen Merkmale gelöst.

Bei dem erfindungsgemäßen Pulisleistungsverstärker werden Änderungen des Impulsspektrums durch Regelverzerrungen der Endstufe vermieden. Es kann weiter eine definierte Impulsform durch eine entsprechende Impulsformung bei der Verstärkung eingehalten werden.

Ein weiterer Vorteil besteht darin, daß bei Abgabe der maximalen Spitzenpulsleistung keine Dämpfungsverluste durch Schalteranordnungen kompensiert werden müssen.

Im folgenden wird die Erfindung anhand eines in der Zeichnung dargestellten Ausführungsbeispieles erläutert.

In der einzigen Figur liegt der zu verstärkende Eingangsimpuls an einem Eingang 1 einer Treiberstufe T1 an. Die Treiberstufe T1 kann zur Steuerung oder Regelung der Ausgangsleistung bei gleichzeitiger Impulsformung ausgebildet sein. Solche Verfahren zur Modulation von Hochfrequenz-Leistungstransistoren sind allgemein bekannt.

Die Treiberstufe T1 ist ausgangsseitig mit einem Eingangstor H11 einer Koppelstufe H1 verbunden. Diese Koppelstufe H1 ist ein sogenanntes  $3dB/90^\circ$ -Hybrid der eingangs beschriebenen Art, bei dem stets ein Tor entkoppelt ist. Die durch Fehlab schlüsse an den Ausgangstoren reflektierte Leistung tritt am entkoppelten Tor H14 auf. Dieses entkoppelte Tor H14 ist mit einem Umschalter 2 verbunden.

Die beiden Ausgangstore H12, H13 der Koppelstufe H1 dienen zur symmetrischen Aufteilung des Signals auf zwei Endstufen T2 und T3. Als Endstufen T2, T3 werden beispielsweise Hochfrequenz-Leistungstransistoren verwendet, die im nichtlinearen C-Betrieb zur Pulisleistungsverstärkung arbeiten. Die Ausgangssignale der Endstufen T2, T3 werden über zwei Tore H22, H23 einer weiteren Koppelstufe H2 wieder zusammengefaßt, und über ein Tor H21 als Ausgangspuls an einem Ausgang 5 abgegeben. Auch die Koppelstufe H2 ist ein sog.  $3dB/90^\circ$ -Hybrid, dessen entkoppeltes Tor H24 mit einem Umschalter 4 verbunden ist. Die Umschalter 2, 4 sind beispielsweise durch die eingangs beschriebenen SPDT-Schalter realisiert.

Über Dioden D1 bis D4, beispielsweise PIN-Dioden, können die Endstufen T2, T3 und somit die Koppelstufen H1, H2 eingangs- und ausgangsseitig niederohmig abgeschlossen werden. Hierzu liegt eine Steuerspannung U1 an einem Kondensator C1 und über die beiden in Flußrichtung gepolten Dioden D1 und

## EP 0 463 231 A1

D2 an den Eingängen der Endstufen T2, T3 an. Ausgangsseitig liegt eine weitere Steuerspannung U2 an einem Kondensator C2 und über ebenfalls in Flußrichtung gepolte Dioden D3 und D4 an den Ausgängen der Endstufen T2, T3 an. Es ist prinzipiell denkbar, daß die Endstufen T2, T3 über eine eingangsseitige bzw. ausgangsseitige Diodenanordnung von den Koppelstufen H1, H2 abgetrennt und folglich die Koppelstufen H1, H2 eingangs- und ausgangsseitig hochohmig abgeschlossen werden.

5 In einer ersten Schalterstellung 21, 41 der beiden Umschalter 2, 4 sind die beiden entkoppelten Tore H14, H24 der Koppelstufen H1, H2 jeweils mit einem Abschlußwiderstand R1, R2 verbunden. In einer zweiten Schalterstellung 22, 42 der beiden Umschalter 2, 4 sind die beiden Tore H14, H24 der Koppelstufen H1, H2 über einen zusätzlichen Signalweg 3 miteinander verbunden.

10 Beim Betrieb mit maximaler Signalverstärkung befinden sich die beiden Umschalter 2, 4 jeweils in ihrer ersten Schalterstellung 21, 41, und die Endstufen T2, T3 sind gleichstrom- und hochfrequenzmäßig eingeschaltet. Die Dioden D1 bis D4 sind durch die Steuerspannungen U1, U2 gesperrt und weisen einen im Vergleich zu  $50\Omega$  hohen Hochfrequenz-Widerstand auf. Die Einfügungsdämpfung jeder Diode ist bei entsprechender Technologie und Gehäusebauform im Bereich von 0,1 dB. Am Ausgang 5 wird die 15 maximale Leistung abgegeben.

Beim Betrieb mit minimaler Signalverstärkung befinden sich die beiden Umschalter 2, 4 jeweils in ihrer zweiten Schalterstellung 22, 42, und die Endstufen T2, T3 können gleichstrommäßig abgeschaltet sein, was 20 sich günstig auf die Zuverlässigkeit auswirkt. Die Dioden D1 bis D4 sind über die Steuerspannungen U1, U2 in einen Bereich mit einem im Vergleich zu  $50\Omega$  niederohmigen Hochfrequenz-Widerstand gesteuert. Die von der Treiberstufe T1 an die Koppelstufe H1 abgegebene Leistung wird aufgrund der Fehlanpassung an 25 den Dioden D1, D2 reflektiert, über die Umschalter 2, 4 und den zusätzlichen Signalweg 3 in die weitere Koppelstufe H2 eingespeist, an den Dioden D3, D4 reflektiert, und schließlich am Ausgang 5 abgegeben.

Die erforderliche Sperrdämpfung der Umschalter 2, 4 ist beim Betrieb mit maximaler Signalverstärkung 25 wegen der vergleichsweise geringen Verstärkung der Endstufen T2, T3 nicht höher als 20 dB. Der Leistungsverlust beim Betrieb mit reduzierter Ausgangsleistung beträgt etwa 2 bis 3 dB. Die Pulsform wird allein von der modulierten Treiberstufe T1 bestimmt, und wird nicht durch Regelverzerrungen der Endstufen T2, T3 beeinflußt.

### 30 Bezugszeichenliste

35	T1	Treiberstufe
	T2, T3	Endstufen
	H1, H2	Koppelstufen
	H11-H14, H21-H24	Tore
40	D1-D4	Dioden
	R1, R2	Abschlußwiderstände
	C1, C2	Kondensatoren
45	K1, K2	Steuerspannungen
	1	Eingang
	2	Umschalter
50	3	zusätzlicher Signalweg
	4	Umschalter
	5	Ausgang

55

### Patentansprüche

EP 0 463 231 A1

1. Pulsleistungsverstärker  
mit einer Treiberstufe (T1), an der der zu verstärkende Eingangspuls anliegt,  
mit einer der Treiberstufe (T1) nachgeschalteten Koppelstufe (H1) zur Leistungsaufteilung auf zwei  
damit verbundene parallel geschaltete Endstufen (T2,T3),  
5 mit einer weiteren, die Ausgangssignale der Endstufen (T2, T3) zusammenführenden Koppelstufe (H2)  
an der der Ausgangspuls abgreifbar ist,  
dadurch gekennzeichnet, daß  
die beiden Koppelstufen (H1, H2) jeweils ein weiteres, entkoppeltes Tor (H14, H24) aufweisen, die  
jeweils mit einem Umschalter (2, 4) verbunden sind,  
10 die weiteren Tore (H14, H24) in einer ersten Schalterstellung (21, 41) der Umschalter (2, 4) mit  
Abschlußwiderständen (R1, R2), und in einer zweiten Schalterstellung (22, 42) über einen zusätzlichen  
Signalweg (3) miteinander verbunden sind, und die Endstufen (T2, T3) jeweils eingangs- und ausgangs-  
seitig über Schaltelemente (D1 bis D4) niederohmig abschließbar sind.

15

20

25

30

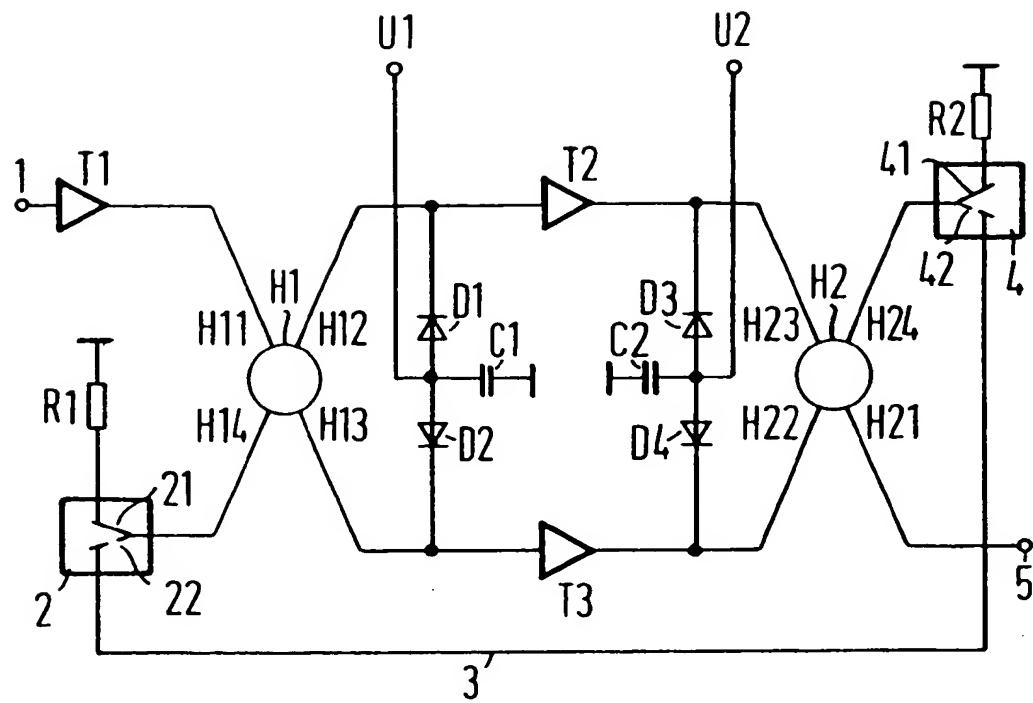
35

40

45

50

55





EUROPÄISCHER  
RECHERCHENBERICHT

Nummer der Anmeldung

EP 90 12 3863

EINSCHLÄGIGE DOKUMENTE

Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int. Cl.5)
X	FR-A-2 284 226 (THOMSON-CSF) * das ganze Dokument * -----	1	H 03 F 3/72 H 03 F 3/60
A	US-A-3 789 314 (H.R. BEURRIER) * Spalte 2, Zeile 16 - Spalte 4, Zeile 16; Abbildungen 1,2 * -----	1	
RECHERCHIERTE SACHGEBiete (Int. Cl.5)			
H 03 F			
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort	Abschlußdatum der Recherche	Prüfer	
Den Haag	17 September 91	TYBERGHIEN G.M.P.	
KATEGORIE DER GENANNTEN DOKUMENTE			
X: von besonderer Bedeutung allein betrachtet		E: älteres Patentdokument, das jedoch erst am oder nach dem Anmeldeatum veröffentlicht worden ist	
Y: von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie		D: in der Anmeldung angeführtes Dokument	
A: technologischer Hintergrund		L: aus anderen Gründen angeführtes Dokument	
O: nichtschriftliche Offenbarung		.....	
P: Zwischenliteratur		.....	
T: der Erfindung zugrunde liegende Theorien oder Grundsätze		S: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	